

# SATソルバを用いたロケーティングアレイの生成

大阪大学 大学院情報科学研究科 氏名 土屋達弘

**目的** 組み合わせデザイン的一种であるロケーティングアレイを生成する。ロケーティングアレイは、ソフトウェアのテストにおいて、故障検出と特定を可能にするテスト集合として利用できる

**内容** ブール式の充足可能性問題に帰着して、SATソルバを用いて探索する

**結果** これまででは最小のロケーティングアレイを発見できた

**利用した計算機** VCC

使用したソフトウェア Glucose SAT Solver